

T S1/5/1

1/5/1

DIALOG(R) File 347:JAPIO

(c) 2004 JPO & JAPIO. All rts. reserv.

06002146 **Image available**

DATA TRANSFER METHOD, IMAGE PROCESSING SYSTEM AND DEVICE

PUB. NO.: 10-285246 [JP 10285246 A]

PUBLISHED: October 23, 1998 (19981023)

INVENTOR(s): TATEYAMA JIRO

APPLICANT(s): CANON INC [000100] (A Japanese Company or Corporation), JP
(Japan)

APPL. NO.: 09-092302 [JP 9792302]

FILED: April 10, 1997 (19970410)

INTL CLASS: [6] H04L-029/10; G06F-013/00; G06F-013/42

JAPIO CLASS: 44.3 (COMMUNICATION -- Telegraphy); 45.2 (INFORMATION
PROCESSING -- Memory Units)

JAPIO KEYWORD: R101 (APPLIED ELECTRONICS -- Video Tape Recorders, VTR); R102
(APPLIED ELECTRONICS -- Video Disk Recorders, VDR); R105
(INFORMATION PROCESSING -- Ink Jet Printers); R131
(INFORMATION PROCESSING -- Microcomputers & Microprocessors);
R138 (APPLIED ELECTRONICS -- Vertical Magnetic &
Photomagnetic Recording)

ABSTRACT

PROBLEM TO BE SOLVED: To provide a data transfer method that transfers data with a high efficiency at all times independently of a difference of a processing capability of a transfer destination node by reporting information of the processing capability of data of the transfer destination node from the transfer destination node to a transfer source node, to provide the image processing system and device.

SOLUTION: In the data transfer method where data are transferred from a transfer source node (digital camera 101) to a transfer destination node (printer 102), that is, between devices interconnected by a conventional digital interface 1394, information of data processing capability provided to the transfer destination node 102 prior to the transfer of data is reported from the transfer destination node to the transfer source node (S7, S8), the transfer source node 101 decides a block size of data to be transferred depending on the information of the data processing capability that is reported from the destination node (S9) and sends data of the decided block size to the transfer destination node sequentially (S10). The information of the data processing capability is such information as memory capacity to store image data or data denoting print capability of a printer engine, e.g. resolution and print speed of the printer engine.

?

T S2/5/1

2/5/1

DIALOG(R)File 351:Derwent WPI

(c) 2004 Thomson Derwent. All rts. reserv.

012012985 **Image available**

WPI Acc No: 1998-429895/199837

Related WPI Acc No: 1998-429892; 1998-429893; 1998-429894; 1998-429896

XRPX Acc No: N98-335699

Data transmission method between computer system and image processing system - has receiving device that notifies address information indicative of spatial addresses of data to be stored in memory, as data request, to transmitting device

Patent Assignee: CANON KK (CANO); FUKUNAGA K (FUKU-I); KATANO K (KATA-I); KOBAYASHI M (KOB-I); NAKAMURA A (NAKA-I); SUZUKI N (SUZU-I); TATEYAMA J (TATE-I)

Inventor: FUKUNAGA K; KATANO K; KOBAYASHI M; NAKAMURA A; SUZUKI N; TATEYAMA J

Number of Countries: 026 Number of Patents: 007

Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Week
EP 859326	A2	19980819	EP 98301121	A	19980216	199837 B
JP 10285246	A	19981023	JP 9792302	A	19970410	199902
JP 10322412	A	19981204	JP 97127698	A	19970516	199908
JP 10322413	A	19981204	JP 97127631	A	19970516	199908
US 20030158979	A1	20030821	US 9825129	A	19980217	200356
JP 3517552	B2	20040412	JP 97127698	A	19970516	200425
JP 3535694	B2	20040607	JP 97127631	A	19970516	200437

Priority Applications (No Type Date): JP 97127698 A 19970516; JP 9730982 A 19970214; JP 9792302 A 19970410; JP 97127631 A 19970516

Cited Patents: No-SR.Pub

Patent Details:

Patent No	Kind	Lan	Pg	Main IPC	Filing Notes
-----------	------	-----	----	----------	--------------

EP 859326	A2	E	98	G06F-013/42	
-----------	----	---	----	-------------	--

Designated States (Regional): AL AT BE CH DE DK ES FI FR GB GR IE IT LI LT LU LV MC MK NL PT RO SE SI

JP 10285246	A	22	H04L-029/10
-------------	---	----	-------------

JP 10322412	A	47	H04L-029/08
-------------	---	----	-------------

JP 10322413	A	48	H04L-029/10
-------------	---	----	-------------

US 20030158979	A1		G06F-013/38
----------------	----	--	-------------

JP 3517552	B2	45	H04L-029/08	Previous Publ. patent JP 10322412
------------	----	----	-------------	-----------------------------------

JP 3535694	B2	47	H04L-029/10	Previous Publ. patent JP 10322413
------------	----	----	-------------	-----------------------------------

Abstract (Basic): EP 859326 A

The method involves notifying processing capability information indicative of a data processing capability of a receiving device of data transfer, from the receiving device to a transmitting device of the data transfer, prior to start of the data transfer. A data block size of data to be transferred is determined by the transmitting device, in accordance with the notified processing capability information. The data in the determined data block size is transmitted from the transmitting device to the receiving device. The processing capability information indicates a capacity of a memory for storing received data. The receiving device notifies address information indicative of spatial addresses of data to be stored in the memory, as a data request, to the transmitting device. The transmitting device determines the data block size based on the notified processing capability information and address information.

Dwg.1a/79

Title Terms: DATA; TRANSMISSION; METHOD; COMPUTER; SYSTEM; IMAGE; PROCESS;
SYSTEM; RECEIVE; DEVICE; NOTIFICATION; ADDRESS; INFORMATION; INDICATE;
SPACE; ADDRESS; DATA; STORAGE; MEMORY; DATA; REQUEST; TRANSMIT; DEVICE

Derwent Class: T01

International Patent Class (Main): G06F-013/38; G06F-013/42; H04L-029/08;
H04L-029/10

International Patent Class (Additional): G06F-013/00; H04L-012/40;
H04L-013/08

File Segment: EPI

?

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平10-285246

(43)公開日 平成10年(1998)10月23日

(51)Int.Cl. ⁹	識別記号	F I
H 0 4 L 29/10		H 0 4 L 13/00 3 0 9 A
G 0 6 F 13/00	3 5 1	G 0 6 F 13/00 3 5 1 A
13/42	3 1 0	13/42 3 1 0

審査請求 未請求 請求項の数27 O L (全 22 頁)

(21)出願番号 特願平9-92302

(22)出願日 平成9年(1997)4月10日

(71)出願人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(72)発明者 立山 二郎

東京都大田区下丸子3丁目30番2号 キヤ
ノン株式会社内

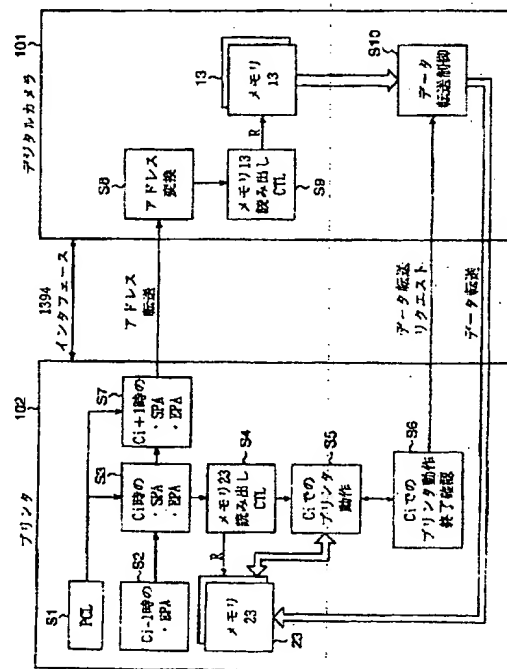
(74)代理人 弁理士 大塚 康徳 (外1名)

(54)【発明の名称】 データ転送方法及び画像処理システムと装置

(57)【要約】

【課題】 転送先ノードから転送元ノードに該転送先ノードのデータの処理能力の情報を報知することで、転送先ノードのもつ処理能力の差にとらわれず常に高効率なデータ転送を行うデータ転送方法及び画像処理システムと装置を提供する。

【解決手段】 汎用のデジタルインタフェース1394で接続された機器間で転送元ノード(デジタルカメラ101)から転送先ノード(プリンタ102)へデータを転送するデータ転送方法で、データの転送に先立って、転送先ノード102が具備しているデータ処理能力の情報を、転送先ノードから転送元ノードに報知し(S7、S8)、前記転送元ノード101は、報知された前記データ処理能力の情報に応じて転送するデータのブロックサイズを決定して(S9)、順次に該ブロックサイズのデータを前記転送先ノードへ送出する(S10)。前記データ処理能力の情報は画像データ蓄積用のメモリ容量、あるいはプリンタエンジンの印刷能力を示すデータ、例えばプリンタエンジンの解像度や印刷速度等である。



【特許請求の範囲】

【請求項1】 汎用のデジタルインタフェースで接続された機器間で転送元ノードから転送先ノードへデータを転送するデータ転送方法であって、

データの転送に先立って、転送先ノードが具備しているデータ処理能力の情報を、転送先ノードから転送元ノードに報知し、

前記転送元ノードは、報知された前記データ処理能力の情報に応じて転送するデータのブロックサイズを決定して、順次に該ブロックサイズのデータを前記転送先ノードへ送出することを特徴とするデータ転送方法。

【請求項2】 前記データ処理能力の情報はデータ蓄積用のメモリ容量であり、前記転送先ノードは、メモリ内に蓄積されるべきデータの空間的地址を示すデータを所望のアドレス情報として前記転送元ノードに報知してデータをリクエストし、前記転送元ノードは、該アドレス情報に基づいてブロックサイズを決定して、データを転送することを特徴とする請求項1記載のデータ転送方法。

【請求項3】 前記データ処理能力の情報はプリンタエンジンの印刷能力を示すデータであり、前記転送元ノードは、該プリンタエンジンの印刷能力を示すデータに基づいてブロックサイズを決定して、画像データ転送することを特徴とする請求項1記載のデータ転送方法。

【請求項4】 前記プリンタエンジンの印刷能力を示すデータは、少なくともプリンタエンジンの解像度と印刷速度とのいずれかを含むことを特徴とする請求項3記載のデータ転送方法。

【請求項5】 前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、データはアシンクロナス転送またはアイソクロナス転送を用いて転送元ノードより転送先ノードに送られることを特徴とする請求項1記載のデータ転送方法。

【請求項6】 前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、データ処理能力の情報はアシンクロナス転送を用いて転送先ノードより転送元ノードに送られることを特徴とする請求項1記載のデータ転送方法。

【請求項7】 汎用のデジタルインタフェースで接続された複数の機器からなり、該複数の機器間で転送元ノードから転送先ノードへ画像データを転送して処理する画像処理システムであって、

転送先ノードが、画像データの転送に先立って、該転送先ノードが具備している画像データ処理能力の情報を転送元ノードに報知する処理能力報知手段を有し、

前記転送元ノードが、報知された前記画像データ処理能力の情報に応じて転送する画像データのブロックサイズを決定するサイズ決定手段と、順次に該ブロックサイズ

の画像データを前記転送先ノードへ送出する画像データ送出手段とを有することを特徴とする画像処理システム。

【請求項8】 前記画像データ処理能力の情報は前記転送先ノードの画像データ蓄積用のメモリ容量であり、前記処理能力報知手段は、メモリ内に蓄積されるべき画像データの空間的地址を示すデータを所望の画像データアドレス情報として前記転送元ノードに報知して画像データをリクエストし、前記サイズ決定手段は、該画像データアドレス情報に基づいてブロックサイズを決定することを特徴とする請求項7記載の画像処理システム。

【請求項9】 前記転送先ノードはプリンタであって、前記画像データ処理能力の情報はプリンタエンジンの印刷能力を示すデータであり、前記サイズ決定手段は、該プリンタエンジンの印刷能力を示すデータに基づいてブロックサイズを決定することを特徴とする請求項7記載の画像処理システム。

【請求項10】 前記プリンタエンジンの印刷能力を示すデータは、少なくともプリンタエンジンの解像度と印刷速度とのいずれかを含むことを特徴とする請求項9記載の画像処理システム。

【請求項11】 前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、前記画像データ送出手段は、画像データをアシンクロナス転送またはアイソクロナス転送を用いて転送元ノードより転送先ノードに送ることを特徴とする請求項7記載の画像処理システム。

【請求項12】 前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、前記処理能力報知手段は、画像データ処理能力の情報をアシンクロナス転送を用いて転送先ノードより転送元ノードに送ることを特徴とする請求項7記載の画像処理システム。

【請求項13】 汎用のデジタルインタフェースで接続された複数の機器からなり、該複数の機器間で転送元ノードから転送先ノードへ画像データを転送して処理する画像処理システムの転送先ノードとなる画像処理装置であって、

画像データの転送に先立って、該転送先ノードが具備している画像データ処理能力の情報を転送元ノードに報知する処理能力報知手段と、

該画像データ処理能力の情報に基づくブロックサイズで転送元ノードから転送される画像データを受信する画像データ受信手段とを有することを特徴とする画像処理装置。

【請求項14】 前記画像データ処理能力の情報は前記転送先ノードの画像データ蓄積用のメモリ容量であり、前記処理能力報知手段は、メモリ内に蓄積されるべき画像データの空間的地址を示すデータを所望の画像データアドレス情報として前記転送元ノードに報知して画

像データをリクエストすることを特徴とする請求項13記載の画像処理装置。

【請求項15】 前記画像処理装置はプリンタであって、前記画像データ処理能力の情報はプリンタエンジンの印刷能力を示すデータであることを特徴とする請求項13記載の画像処理装置。

【請求項16】 前記プリンタエンジンの印刷能力を示すデータは、少なくともプリンタエンジンの解像度と印刷速度とのいずれかを含むことを特徴とする請求項15記載の画像処理装置。

【請求項17】 前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、前記処理能力報知手段は、画像データ処理能力の情報をアシンクロナス転送を用いてを転送元ノードに送り、前記画像データ受信手段は、画像データをアシンクロナス転送またはアイソクロナス転送を用いてを転送元ノードより受信することを特徴とする請求項13記載の画像処理装置。

【請求項18】 前記転送元ノードはデジタルカメラを含む画像記録再生装置または画像の編集が可能なパーソナルコンピュータを含むことを特徴とする請求項13乃至17のいずれか1つに記載の画像処理装置。

【請求項19】 汎用のデジタルインタフェースで接続された複数の機器からなり、該複数の機器間で転送元ノードから転送先ノードへ画像データを転送して処理する画像処理システムの転送元ノードとなる画像処理装置であって、

画像データの転送に先立って、転送先ノードからの該転送先ノードが具備している画像データ処理能力の情報の報知を受信する処理能力受信手段と、

報知された前記画像データ処理能力の情報に応じて転送する画像データのブロックサイズを決定するサイズ決定手段と、

順次に該ブロックサイズの画像データを前記転送先ノードへ送出する画像データ送出手段とを有することを特徴とする画像処理装置。

【請求項20】 前記画像データ処理能力の情報は前記転送先ノードの画像データ蓄積用のメモリ容量であり、前記処理能力受信手段は、メモリ内に蓄積されるべき画像データの空間的アドレスを示すデータを所望の画像データアドレス情報として受信し、前記サイズ決定手段は、該画像データアドレス情報に基づいてブロックサイズを決定することを特徴とする請求項19記載の画像処理装置。

【請求項21】 前記転送先ノードはプリンタであって、前記画像データ処理能力の情報はプリンタエンジンの印刷能力を示すデータであり、前記サイズ決定手段は、該プリンタエンジンの印刷能力を示すデータに基づいてブロックサイズを決定することを特徴とする請求項19記載の画像処理装置。

【請求項22】 前記プリンタエンジンの印刷能力を示すデータは、少なくともプリンタエンジンの解像度と印刷速度とのいずれかを含むことを特徴とする請求項21記載の画像処理装置。

【請求項23】 前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、前記処理能力受信手段は、画像データ処理能力の情報をアシンクロナス転送を用いてを転送先ノードから受信し、前記画像データ送出手段は、画像データをアシンクロナス転送またはアイソクロナス転送を用いてを転送先ノードに送出することを特徴とする請求項19記載の画像処理装置。

【請求項24】 前記画像処理装置はデジタルカメラを含む画像記録再生装置または画像の編集が可能なパーソナルコンピュータを含むことを特徴とする請求項19乃至23のいずれか1つに記載の画像処理装置。

【請求項25】 少なくとも、汎用のデジタルインタフェースで接続された機器間で転送元ノードから転送先ノードへデータを転送するデータ転送プログラムを記憶するコンピュータ読み取り可能な記憶媒体であって、転送先ノードの前記データ転送プログラムが、データの転送に先立って、該転送先ノードが具備しているデータ処理能力の情報を転送元ノードに報知する手順と、該データ処理能力の情報に基づいてブロックサイズで転送元ノードから転送されるデータを受信する手順とを含むことを特徴とするコンピュータ読み取り可能な記憶媒体。

【請求項26】 少なくとも、汎用のデジタルインタフェースで接続された機器間で転送元ノードから転送先ノードへデータを転送するデータ転送プログラムを記憶するコンピュータ読み取り可能な記憶媒体であって、転送元ノードの前記データ転送プログラムが、データの転送に先立って、転送先ノードからの該転送先ノードが具備しているデータ処理能力の情報の報知を受信する手順と、報知された前記データ処理能力の情報に応じて転送するデータのブロックサイズを決定する手順と、

順次に該ブロックサイズのデータを前記転送先ノードへ送出する手順とを含むことを特徴とするコンピュータ読み取り可能な記憶媒体。

【請求項27】 前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、データの転送手順は、該1394シリアルバスのアシンクロナス転送またはアイソクロナス転送の標準規格に従って行われ、データ処理能力の情報の転送手順は、該1394シリアルバスのアシンクロナス転送の標準規格に従って行われることを特徴とする請求項25または26記載のコンピュータ読み取り可能な記憶媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明はデータ転送方法及び画像処理システムと装置、特に、制御信号とデータを混在させて通信することが可能なデータ通信バスを用いて複数電子機器（以下、機器）間を接続して、各機器間でデータ通信を行うデータ転送方法及び画像処理システムと装置に関するものである。

【0002】

【従来の技術】パソコン周辺機器の中で、最も利用頻度が高いのはハードディスクやプリンタであり、これらの周辺装置は、小型コンピュータ用の汎用型インターフェースでは代表的なデジタルインターフェース（以下、デジタルI/F）であるSCSI等によりパソコンとの接続がなされ、データ通信が行われている。

【0003】また、デジタルカメラやデジタルビデオカメラといった記録再生装置も、パソコン（以下、PC）への入力手段として周辺装置の1つであり、近年、デジタルカメラやビデオカメラで撮影した静止画や動画といった映像をPCへ取り込み、ハードディスクに記憶したり、またはPCで編集した後、プリンタでカラープリントするといった分野の技術が進んでおり、ユーザも増えている。

【0004】取り込んだ画像データをPCからプリンタやハードディスクへ出力する際などに、上記のSCSI等を経由してデータ通信がされるものであり、そのようなとき画像データのようにデータ量の多い情報を送るためにも、こういったデジタルI/Fとしては転送データレートが高く、かつ汎用性のあるものが必要とされる。

【0005】図3に、従来の例としてデジタルカメラ、PC及びプリンタを接続したときの画像処理システムのブロック構成図を示す。図3において、31はデジタルカメラ、32はパソコン（PC）、33はプリンタである。さらに、デジタルカメラ31において、34はデジタルカメラの記録部であるメモリ、35は画像データの復号化回路、36は画像処理部、37はD/Aコンバータ、38は表示部であるEVF、39はデジタルカメラのデジタルI/O部である。PC32において、40はPCのデジタルカメラとのデジタルI/O部、41はキーボードなどの操作部、42は画像データの復号化回路、43はディスプレイ、44はハードディスク装置、45はRAM等のメモリ、46は演算処理部のMPU、47はPCIバス、48はデジタルI/FのSCSIインターフェース（ボード）である。プリンタ33において、49はPCとSCSIケーブルで繋がったプリンタのSCSIインターフェース、50はメモリ、51はプリンタヘッド、52はプリンタ制御部のプリンタコントローラ、53はドライバである。

【0006】デジタルカメラで撮像した画像をPCに取り込み、またPCからプリンタへ出力するときの手順の

説明を行う。デジタルカメラ31のメモリ34に記憶されている画像データが読み出されると、読み出された画像データのうち一方は復号化回路35で復号化され、画像処理回路36で表示するための画像処理がなされ、D/Aコンバータ37を経て、EVF38で表示される。また一方では、外部出力するためにデジタルI/O部39から、ケーブルを伝わってPC32のデジタルI/O部40へ至る。

【0007】PC32内では、PCIバス47を相互伝送のバスとして、デジタルI/O部40から入力した画像データは、記憶する場合はハードディスク44で記憶され、表示する場合は復号化回路42で復号化された後、メモリ45で表示画像としてメモリされて、ディスプレイ43でアナログ信号に変換されてから表示される。PC32での編集時等の操作入力は操作部41から行い、PC32全体の処理はMPU46で行う。

【0008】また、画像をプリント出力する際は、PC32内のSCSIインターフェイスボード48から画像データをSCSIケーブルにのせて伝送し、プリンタ33側のSCSIインターフェイス49で受信し、メモリ50でプリント画像として形成され、プリンタコントローラ52の制御でプリンタヘッド51とドライバ53が動作して、メモリ50から読み出したプリント画像データをプリントする。

【0009】以上が、従来の画像データをPCに取り込み、またはプリントするまでの手順である。このように、従来はホストであるPCにそれぞれの機器が接続され、PCを介してから、記録再生装置で撮像した画像データをプリントしている。また、映像データを圧縮する方式も多様化している。静止画を圧縮する方式としてJPEG、動画を圧縮する方式としてMPEG、などが知られており、その他には家庭用デジタルVTR（DVCR）ではVLCとDCTを組み合わせた独自の圧縮方式を用いている。このように、機器毎またはデータの種類毎などに分類してさまざまな圧縮方式が考えられている。

【0010】

【発明が解決しようとする課題】しかしながら、上記従来例であげたデジタルインターフェースの問題点として、SCSI等には、転送データレートの低いものや、パラレル通信のためケーブルが太いもの、接続される周辺機器の種類や数、接続方式などにも制限があり、多くの面での不便さも指摘されている。

【0011】また、一般的な家庭用PCの多くは、PCの背面にSCSIやその他のケーブルを接続するためのコネクタを設けているものが多く、またコネクタの形状も大きくて、抜き差しに煩わしさがある。デジタルカメラやビデオカメラ等の移動式や携帯式であって、通常は据え置きしない装置を接続するときにも、PCの背面コネクタに接続しなければならず、非常に煩わしい。

【0012】また、通常パソコンには多くの周辺機器が接続されており、今後は更に周辺装置の種類が増え、さらには1/Fの改良などによって、PC周辺装置に限らず多くのデジタル機器間をネットワーク接続した通信が可能になると、非常に便利になる反面、機器間によってはデータ量の非常に多い通信も頻繁に行われるようになるので、ネットワークを混雑させてしまい、ネットワーク内での他の機器間における通信に影響をもたらすことも考えられる。例えば、ユーザが画像プリントを続けてまたは迅速に行いたいときなどのPC—プリンタ間のデータ通信に対し、ユーザが意識していない機器間同士の通信によりネットワーク全体、またはホスト役のPC等が影響を受け、画像のプリントが正常に実行されなかったり、遅れたりすることも考えられる。このように、ネットワークの混雑によるPCに対する負荷の増加や、PCの動作状況によるデータ通信等の不具合も存在することとなる。

【0013】本発明は、前記従来の欠点を除去し、転送先ノードから転送元ノードに該転送先ノードのデータの処理能力の情報を報知することで、転送先ノードのもつ処理能力の差にとらわれず常に高効率なデータ転送を行うデータ転送方法及び画像処理システムと装置を提供する。

【0014】

【課題を解決するための手段】この課題を解決するために、本発明のデータ転送方法は、汎用のデジタルインタフェースで接続された機器間で転送元ノードから転送先ノードへデータを転送するデータ転送方法であって、データの転送に先立って、転送先ノードが具備しているデータ処理能力の情報を、転送先ノードから転送元ノードに報知し、前記転送元ノードは、報知された前記データ処理能力の情報に応じて転送するデータのブロックサイズを決定して、順次に該ブロックサイズのデータを前記転送先ノードへ送出することを特徴とする。

【0015】ここで、前記データ処理能力の情報はデータ蓄積用のメモリ容量であり、前記転送先ノードは、メモリ内に蓄積されるべきデータの空間的アドレスを示すデータを所望のアドレス情報として前記転送元ノードに報知してデータをリクエストし、前記転送元ノードは、該アドレス情報に基づいてブロックサイズを決定して、データを転送する。また、前記データ処理能力の情報はプリンタエンジンの印刷能力を示すデータであり、前記転送元ノードは、該プリンタエンジンの印刷能力を示すデータに基づいてブロックサイズを決定して、画像データ転送する。また、前記プリンタエンジンの印刷能力を示すデータは、少なくともプリンタエンジンの解像度と印刷速度とのいずれかを含む。また、前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、データはアシンクロナス転送またはアイソクロナス転送を用

いてを転送元ノードより転送先ノードに送られる。また、前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、データ処理能力の情報はアシンクロナス転送を用いてを転送先ノードより転送元ノードに送られる。

【0016】又、本発明の画像処理システムは、汎用のデジタルインタフェースで接続された複数の機器からなり、該複数の機器間で転送元ノードから転送先ノードへ画像データを転送して処理する画像処理システムであって、転送先ノードが、画像データの転送に先立って、該転送先ノードが具備している画像データ処理能力の情報を転送元ノードに報知する処理能力報知手段を有し、前記転送元ノードが、報知された前記画像データ処理能力の情報に応じて転送する画像データのブロックサイズを決定するサイズ決定手段と、順次に該ブロックサイズの画像データを前記転送先ノードへ送出する画像データ送出手段とを有することを特徴とする。

【0017】ここで、前記画像データ処理能力の情報は前記転送先ノードの画像データ蓄積用のメモリ容量であり、前記処理能力報知手段は、メモリ内に蓄積されるべき画像データの空間的アドレスを示すデータを所望の画像データアドレス情報として前記転送元ノードに報知して画像データをリクエストし、前記サイズ決定手段は、該画像データアドレス情報に基づいてブロックサイズを決定する。また、前記転送先ノードはプリンタであって、前記画像データ処理能力の情報はプリンタエンジンの印刷能力を示すデータであり、前記サイズ決定手段は、該プリンタエンジンの印刷能力を示すデータに基づいてブロックサイズを決定する。また、前記プリンタエンジンの印刷能力を示すデータは、少なくともプリンタエンジンの解像度と印刷速度とのいずれかを含む。また、前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、前記画像データ送出手段は、画像データをアシンクロナス転送またはアイソクロナス転送を用いてを転送元ノードより転送先ノードに送る。また、前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、前記処理能力報知手段は、画像データ処理能力の情報をアシンクロナス転送を用いてを転送先ノードより転送元ノードに送る。

【0018】又、本発明の画像処理装置は、汎用のデジタルインタフェースで接続された複数の機器からなり、該複数の機器間で転送元ノードから転送先ノードへ画像データを転送して処理する画像処理システムの転送先ノードとなる画像処理装置であって、画像データの転送に先立って、該転送先ノードが具備している画像データ処理能力の情報を転送元ノードに報知する処理能力報知手段と、該画像データ処理能力の情報に基づくブロックサ

イズで転送元ノードから転送される画像データを受信する画像データ受信手段とを有することを特徴とする。

【0019】ここで、前記画像データ処理能力の情報は前記転送先ノードの画像データ蓄積用のメモリ容量であり、前記処理能力報知手段は、メモリ内に蓄積されるべき画像データの空間的アドレスを示すデータを所望の画像データアドレス情報として前記転送元ノードに報知して画像データをリクエストする。また、前記画像処理装置はプリンタであって、前記画像データ処理能力の情報はプリンタエンジンの印刷能力を示すデータである。また、前記プリンタエンジンの印刷能力を示すデータは、少なくともプリンタエンジンの解像度と印刷速度とのいずれかを含む。また、前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、前記処理能力報知手段は、画像データ処理能力の情報をアシンクロナス転送を用いてを転送元ノードに送り、前記画像データ受信手段は、画像データをアシンクロナス転送またはアイソクロナス転送を用いてを転送元ノードより受信する。また、前記転送元ノードはデジタルカメラを含む画像記録再生装置または画像の編集が可能なパーソナルコンピュータを含む。

【0020】又、汎用のデジタルインタフェースで接続された複数の機器からなり、該複数の機器間で転送元ノードから転送先ノードへ画像データを転送して処理する画像処理システムの転送元ノードとなる画像処理装置であって、画像データの転送に先立って、転送先ノードからの該転送先ノードが具備している画像データ処理能力の情報の報知を受信する処理能力受信手段と、報知された前記画像データ処理能力の情報に応じて転送する画像データのブロックサイズを決定するサイズ決定手段と、順次に該ブロックサイズの画像データを前記転送先ノードへ送出する画像データ送出手段とを有することを特徴とする。

【0021】ここで、前記画像データ処理能力の情報は前記転送先ノードの画像データ蓄積用のメモリ容量であり、前記処理能力受信手段は、メモリ内に蓄積されるべき画像データの空間的アドレスを示すデータを所望の画像データアドレス情報として受信し、前記サイズ決定手段は、該画像データアドレス情報に基づいてブロックサイズを決定する。また、前記転送先ノードはプリンタであって、前記画像データ処理能力の情報はプリンタエンジンの印刷能力を示すデータであり、前記サイズ決定手段は、該プリンタエンジンの印刷能力を示すデータに基づいてブロックサイズを決定する。また、前記プリンタエンジンの印刷能力を示すデータは、少なくともプリンタエンジンの解像度と印刷速度とのいずれかを含む。また、前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、前記処理能力受信手段は、画像データ

処理能力の情報をアシンクロナス転送を用いてを転送先ノードから受信し、前記画像データ送出手段は、画像データをアシンクロナス転送またはアイソクロナス転送を用いてを転送先ノードに送出する。また、前記画像処理装置はデジタルカメラを含む画像記録再生装置または画像の編集が可能なパーソナルコンピュータを含む。

【0022】又、本発明のコンピュータ読み取り可能な記憶媒体は、少なくとも、汎用のデジタルインタフェースで接続された機器間で転送元ノードから転送先ノードへデータを転送するデータ転送プログラムを記憶するコンピュータ読み取り可能な記憶媒体であって、転送先ノードの前記データ転送プログラムが、データの転送に先立って、該転送先ノードが具備しているデータ処理能力の情報を転送元ノードに報知する手順と、該データ処理能力の情報に基づくブロックサイズで転送元ノードから転送されるデータを受信する手順とを含むことを特徴とする。

【0023】又、少なくとも、汎用のデジタルインタフェースで接続された機器間で転送元ノードから転送先ノードへデータを転送するデータ転送プログラムを記憶するコンピュータ読み取り可能な記憶媒体であって、転送元ノードの前記データ転送プログラムが、データの転送に先立って、転送先ノードからの該転送先ノードが具備しているデータ処理能力の情報の報知を受信する手順と、報知された前記データ処理能力の情報に応じて転送するデータのブロックサイズを決定する手順と、順次に該ブロックサイズのデータを前記転送先ノードへ送出する手順とを含むことを特徴とする。

【0024】ここで、前記汎用のデジタルインタフェースはアシンクロナス転送とアイソクロナス転送とが混在する1394シリアルバスであり、データの転送手順は、該1394シリアルバスのアシンクロナス転送またはアイソクロナス転送の標準規格に従って行われ、データ処理能力の情報の転送手順は、該1394シリアルバスのアシンクロナス転送の標準規格に従って行われる。

【0025】

【発明の実施の形態】以下、本発明の実施の形態を添付図面に従って詳細に説明する。

<本実施の形態の画像処理システムの概要>本実施の形態では、従来からあるデジタルI/Fの問題点を極力解消し、各デジタル機器に統一されているような汎用型デジタルI/F、例えばIEEE1394-1995ハイパフォーマンス・シリアルバスを用いて、PCやプリンタ、その他周辺装置、またはデジタルカメラやデジタルVTRの記録再生装置等をネットワーク構成で接続したときの機器間データ通信を実現し、記録再生装置からビデオデータ等のPCへの取り込み、また、映像データをプリンタへ直接転送しプリントする、所謂ダイレクトプリント等を実現する。

【0026】即ち、プリンタから見ればPCに接続され

る場合や、直接デジタルカメラやデジタルビデオカメラに接続される場合のいずれにも適用できるようになる。更に、例えばプリンタに含まれる前述のメモリ50は、プリンタの方式・種類によってもその容量は一定ではなく、図4に示したように、縦方向の総画素数Nから横方向の総画素数Mで表わされるN×Mドットの画像情報を持つ(4-1)タイプや、縦方向の所定画素数Nを横方向全般にわたって持つ(4-2)タイプ、これとは逆に横方向の所定画素数Mを縦方向全般にわたって持つ(4-3)タイプ、そして縦方向及び横方向それぞれ所定だけの容量のメモリだけしか持たない(4-4)タイプと、それぞれ特徴を有していることの鑑み、プリンタのメモリ容量に応じた最適なデータ転送のブロックサイズを決定する。

【0027】また、実装されているプリンタエンジンの印刷能力に応じて画像データのフォーマットを決定することで、任意のブロックサイズに収まるようにデータ転送を行うものである。本実施の形態によれば、プリンタを接続するデジタルI/FとしてIEEE1394シリアルバスを用い、後で詳細に説明するIEEE1394シリアルバスの特徴である非同期(アシンクロナス)転送モードを用い、プリンタ側で持っている画像データを一括ストアするメモリ容量に対応した、印刷画像の空間的アドレス情報の介し点から終了点までに相当する、画像データの転送開始アドレスから転送終了アドレスを、プリンタ側からPCあるいはデジタルカメラ等に指令信号として送信し、この指令信号を受信したPCあるいはデジタルカメラ等はプリンタ側のメモリに対して一度に転送するのに必要なサイズのデータ容量を決定して画像データを転送するという方式である。

【0028】また、プリンタ側で実装されたプリンタエンジンの、印刷処理能力を指名した指令信号を用いた場合は、その指令信号に応じて画像データのフォーマット(YUV、4:1:1、4:2:2、4:4:4等)を任意に選択することで、この指令信号を受信したPCあるいはデジタルカメラ等は一度に送る画像データの容量を一定量に収まるようにするという方式である。

【0029】これによりIEEE1394シリアルバス上でのデータ転送の効率も向上するので、複数の機器が接続されたネットワーク上においても、周辺機器間のデータ転送スループットを悪化させず、プリンタ側のデータ待ち時間も短縮し印刷スループットを向上させることが可能となる。

【実施の形態1】以下、本発明の実施の形態1について図面を参照しながら説明する。

【0030】図1と図5に本実施の形態の画像処理システムのネットワーク構成の例を示す。

<IEEE1394の技術の概要>ここで、本実施の形態では、各機器間を接続するデジタルI/FをIEEE1394シリアルバスを用いるので、IEEE1394

シリアルバスについてあらかじめ説明をする。

【0031】家庭用デジタルVTRやDVDの登場に伴って、ビデオデータやオーディオデータなどのリアルタイムでかつ高情報量のデータ転送サポートが必要になっている。こういったビデオデータやオーディオをリアルタイムで転送し、パソコン(PC)に取り込んだり、またはその他のデジタル機器に転送を行うには、必要な転送機能を備えた高速データ転送可能なインタフェースが必要になってくるものであり、そういった観点から開発されたインタフェースがIEEE1394-1995(High Performance Serial Bus)(以下1394シリアルバス)である。

【0032】図7に1394シリアルバスを用いて構成されるネットワーク・システムの例を示す。このシステムは機器A、B、C、D、E、F、G、Hを備えており、A-B間、A-C間、B-D間、D-E間、C-F間、C-G間、及びC-H間をそれぞれ1394シリアルバス用のツイスト・ペア・ケーブルで接続されている。これら機器A~Hは例としてPC、デジタルVTR、DVD、デジタルカメラ、ハードディスク、モニタ等である。

【0033】各機器間の接続方式は、ディジーチェーン方式とノード分岐方式とを混在可能としたものであり、自由度の高い接続が可能である。また、各機器は各自固有のIDを有し、それぞれが認識し合うことによって1394シリアルバスで接続された範囲において、1つのネットワークを構成している。各デジタル機器間をそれぞれ1本の1394シリアルバスケーブルで順次接続するだけで、それぞれの機器が中継の役割を行い、全体として1つのネットワークを構成するものである。また、1394シリアルバスの特徴であるPlug & Play機能で、ケーブルを機器に接続した時点で自動で機器の認識や接続状況などを認識する機能を有している。

【0034】また、図7に示したようなシステムにおいて、ネットワークからある機器が削除されたり、または新たに追加されたときなど、自動的にバスリセットを行い、それまでのネットワーク構成をリセットしてから、新たなネットワークの再構築を行う。この機能によって、その時々ネットワークの構成を常時設定、認識することができる。

【0035】また、データ転送速度は、100/200/400Mbpsと備えており、上位の転送速度を持つ機器が下位の転送速度をサポートし、互換性をとるようになっている。データ転送モードとしては、コントロール信号などの非同期データ(Asynchronousデータ:以下、Asyncデータ)を転送するAsynchronous転送モード、リアルタイムなビデオデータやオーディオデータ等の同期データ(Isochronousデータ:以下、Isoデータ)を転送するsynchronous転送モードがある。このAsyncデータとIsoデータは各サイクル(125μs)

の中において、サイクル開始を示すサイクル・スタート・パケット(CSP)の転送に続き、ISOデータの転送を優先しつつサイクル内で混在して転送される。

【0036】次に、図8に1394シリアルバスの構成要素を示す。1394シリアルバスは全体としてレイヤ(階層)構造で構成されている。図8に示したように、最もハード的なのが1394シリアルバスのケーブルであり、そのケーブルのコネクタが接続されるコネクタポートがあり、その上にハードウェアとしてフィジカル・レイヤとリンク・レイヤがある。

【0037】ハードウェア部は、実質的なインターフェースチップの部分であり、そのうちフィジカル・レイヤは符号化やコネクタ関連の制御等を行い、リンク・レイヤはパケット転送やサイグルタイムの制御等を行う。ファームウェア部のトランザクション・レイヤは、転送(トランザクション)すべきデータの管理を行い、ReadやWriteといった命令を出す。シリアルバスマネージメントは、接続されている各機器の接続状況やIDの管理を行い、ネットワークの構成を管理する部分である。このハードウェアとファームウェアまでが実質上の1394シリアルバスの構成である。

【0038】またソフトウェア部のアプリケーション・レイヤは使うソフトによって異なり、インターフェース上にどのようにデータをのせるか規定する部分であり、AVプロトコルなどのプロトコルによって規定されている。以上が1394シリアルバスの構成である。次に、図9に1394シリアルバスにおけるアドレス空間の図を示す。

【0039】1394シリアルバスに接続された各機器(ノード)には必ず各ノード固有の64ビットアドレスを持たせておく。そしてこのアドレスをROMに格納しておくことで、自分や相手のノードアドレスを常時認識でき、相手を指定した通信も行える。1394シリアルバスのアドレッシングは、IEEE1212に準じた方式であり、アドレス設定は、最初の10ビットがバスの指定用に、次の6ビットがノードID番号の指定用に使われる。残りの48ビットが機器に与えられたアドレス幅になり、それぞれ固有のアドレス空間として使用できる。最後の28ビットは固有データの領域として、各機器の識別や使用条件の設定の情報などを格納する。

【0040】以上がシリアルバスの技術の概要である。

(バスリセットのシーケンス) 1394シリアルバスでは、接続されている各機器(ノード)にはノードIDが与えられ、ネットワーク構成として認識されている。このネットワーク構成に変化があったとき、例えばノードの挿抜や電源のON/OFFなどによるノード数の増減などによって変化が生じて、新たなネットワーク構成を認識する必要があるとき、変化を検知した各ノードはバスにバスリセット信号を送信して、新たなネットワーク構成を認識するモードに入る。このときの変化の検知方

法は、1394ポート基盤上でのバイアス電圧の変化を検知することによって行われる。

【0041】あるノードからバスリセット信号が伝達されて、各ノードのフィジカルレイヤはこのバスリセット信号を受けると同時にリンクレイヤにバスリセットの発生を伝達し、かつ他のノードにバスリセット信号を伝送する。最終的にすべてのノードがバスリセット信号を受信した後、バスリセットが起動となる。バスリセットは、先に述べたようなケーブル抜挿や、ネットワーク異常等によるハード検出による起動と、プロトコルからのホスト制御などによってフィジカルレイヤに直接命令を出すことによって起動する。

【0042】また、バスリセットが起動するとデータ転送は一時中断され、この間のデータ転送は待たされ、終了後、新しいネットワーク構成のもとで再開される。以上がバスリセットのシーケンスである。

(ノードID決定のシーケンス) バスリセットの後、各ノードは、新しいネットワーク構成を構築するために、各ノードにIDを与える動作に入る。このときの、バスリセットからノードID決定までの一般的なシーケンスを、図17のフローチャートを用いて説明する。

【0043】図17のフローチャートは、バスリセットの発生からノードIDが決定し、データ転送が行えるようになるまでの一連のバスの作業を示してある。まず、ステップS101として、ネットワーク内にバスリセットが発生することを常時監視していて、ここでノードの電源ON/OFFなどでバスリセットが発生するとステップS102に移る。

【0044】ステップS102では、ネットワークがリセットされた状態から、新たなネットワークの接続状況を知るために、直接接続されている各ノード間において親子関係の宣言がなされる。ステップS103として、すべてのノード間で親子関係が決定すると、ステップS104として一つのルートが決定する。すべてのノード間で親子関係が決定するまで、ステップS102の親子関係の宣言を行い、またルートも決定されない。

【0045】ステップS104でルートが決定されると、次はステップS105として、各ノードにIDを与えるノードIDの設定作業が行われる。所定のノード順序で、ノードIDの設定が行われ、すべてのノードにノードIDが与えられるまで繰り返し設定作業が行われ、最終的にステップS106としてすべてのノードにIDを設定し終えたら、新しいネットワーク構成がすべてのノードにおいて認識されたので、ステップS107としてノード間のデータ転送が行える状態となり、データ転送が開始される。

【0046】このステップS107の状態になると、再びバスリセットが発生するのを監視するモードに入り、バスリセットが発生したらステップS101からステップS106までの設定作業が繰り返し行われる。

(Asynchronous (非同期) 転送) アシンクロナス転送は、非同期転送である。図12にアシンクロナス転送における時間的な遷移状態を示す。図12の最初のサブアクション・ギャップは、バスのアイドル状態を示すものである。このアイドル時間が一定値になった時点で、転送を希望するノードはバスが使用できると判断して、バス獲得のためのアービトレーションを実行する。

【0047】アービトレーションでバスの使用許可を得ると、次にデータの転送がパケット形式で実行される。データ転送後、受信したノードは転送されたデータに対しての受信結果のack (受信確認用返送コード) をackgapという短いギャップの後、返送して応答するか、応答パケットを送ることによって転送が完了する。ackは4ビットの情報と、4ビットのチェックサムからなり、成功か、ビジー状態か、ペンディング状態であるかといった情報を含み、すぐに送信元ノードに返送される。

【0048】次に、図13にアシンクロナス転送のパケットフォーマットの例を示す。パケットには、データ部及び誤り訂正用のデータCRCの他にはヘッダ部があり、そのヘッダ部には図13に示したような、目的ノードID、ソースノードID、転送データ長さや各種コードなどが書き込まれ、転送が行われる。また、アシンクロナス転送は自己ノードから相手ノードへの1対1の通信である。転送元ノードから転送されたパケットは、ネットワーク中の各ノードに行き渡るが、自分宛てのアドレス以外のものは無視されるので、宛先の1つのノードのみが読込むことになる。

【0049】以上がアシンクロナス転送の説明である。

(Isochronous (同期) 転送) アイソクロナス転送は同期転送である。1394シリアルバスの最大の特徴であるともいえるこのアイソクロナス転送は、特にVIDEO映像データや音声データといったマルチメディアデータなど、リアルタイムな転送を必要とするデータの転送に適した転送モードである。

【0050】また、アシンクロナス転送(非同期)が1対1の転送であったのに対し、このアイソクロナス転送はブロードキャスト機能によって、転送元の1つのノードから他のすべてのノードへ一様に転送される。図14はアイソクロナス転送における、時間的な遷移状態を示す図である。アイソクロナス転送は、バス上一定時間毎に実行される。この時間間隔をアイソクロナスサイクルと呼ぶ。アイソクロナスサイクル時間は、125μsである。この各サイクルの開始時間を示し、各ノードの時間調整を行う役割を担っているのがサイクル・スタート・パケットである。サイクル・スタート・パケットを送信するのは、サイクル・マスタと呼ばれるノードであり、1つ前のサイクル内の転送終了後、所定のアイドル期間(サブアクションギャップ)を経た後、本サイクルの開始を告げるサイクル・スタート・パケットを送信す

る。このサイクル・スタート・パケットの送信される時間間隔が125μsとなる。

【0051】また、図14にチャンネルA、チャンネルB、チャンネルCと示したように、1サイクル内において複数種のパケットがチャンネルIDをそれぞれ与えられることによって、区別して転送できる。これによって同時に複数ノード間でのリアルタイムな転送が可能であり、また受信するノードでは自分が欲しいチャンネルIDのデータのみを取り込む。このチャンネルIDは送信先のアドレスを表すものではなく、データに対する論理的な番号を与えているに過ぎない。よって、あるパケットの送信は1つの送信元ノードから他のすべてのノードに行き渡る、ブロードキャストで転送されることになる。

【0052】アイソクロナス転送のパケット送信に先立って、アシンクロナス転送同様アービトレーションが行われる。しかし、アシンクロナス転送のように1対1の通信ではないので、アイソクロナス転送にはack (受信確認用返信コード) は存在しない。また、図14に示したisogap (アイソクロナスギャップ) とは、アイソクロナス転送を行う前にバスが空き状態であると認識するために必要なアイドル期間を表している。この所定のアイドル期間を経過すると、アイソクロナス転送を行いたいノードはバスが空いていると判断し、転送前のアービトレーションを行うことができる。

【0053】次に、図15にアイソクロナス転送のパケットフォーマットの例を示し、説明する。各チャンネルに分かれた、各種のパケットにはそれぞれデータ部及び誤り訂正用のデータCRCの他にヘッダ部があり、そのヘッダ部には図15に示したような、転送データ長やチャンネルNo、その他各種コード及び誤り訂正用のヘッダCRCなどが書き込まれ、転送が行われる。

【0054】以上がアイソクロナス転送の説明である。(バス・サイクル) 実際の1394シリアルバス上の転送では、アイソクロナス転送と、アシンクロナス転送は混在できる。その時の、アイソクロナス転送とアシンクロナス転送が混在した、バス上の転送状態の時間的な組織の様子を表した図を図16に示す。

【0055】アイソクロナス転送はアシンクロナス転送より優先して実行される。その理由は、サイクル・スタート・パケットの後、アシンクロナス転送を起動するために必要なアイドル期間のギャップ長(サブアクションギャップ)よりも短いギャップ長(アイソクロナスギャップ)で、アイソクロナス転送を起動できるからである。したがって、アシンクロナス転送より、アイソクロナス転送は優先して実行されることになる。

【0056】図16に示した、一般的なバスサイクルにおいて、サイクル#mのスタート時にサイクル・スタート・パケットがサイクル・マスタから各ノードに転送される。これによって、各ノードで時刻調整を行い、所定のアイドル期間(アイソクロナスギャップ)を待ってか

らアイソクロナス転送を行なうべきノードはアービトレーションを行い、バケット転送に入る。図16ではチャンネルeとチャンネルsとチャンネルkが順にアイソクロナス転送されている。

【0057】このアービトレーションからバケット転送までの動作を、与えられているチャンネル分繰り返し行った後、サイクル#mにおけるアイソクロナス転送がすべて終了したら、アシンクロナス転送を行うことができるようになる。アイドル時間がアシンクロナス転送可能なサブアクションギャップに達することによって、アシンクロナス転送を行いたいノードはアービトレーションの実行に移れると判断する。

【0058】ただし、アシンクロナス転送が行える期間は、アイソクロナス転送終了の力、次のサイクル・スタート・バケットを転送すべき時間(cycle synch)までの間にアシンクロナス転送を起動するためのサブアクションギャップが得られた場合に限っている。図16のサイクル#mでは3つのチャンネル分のアイソクロナス転送と、その後アシンクロナス転送(含むack)が2バケット(バケット1、バケット2)転送されている。このアシンクロナスバケット2の後、サイクルm+1をスタートすべき時間(cycle synch)にいたるので、サイクル#mでの転送はここまでで終わる。

【0059】ただし、非同期または同期転送動作中に次のサイクル・スタート・バケットを送信すべき時間(cycle synch)に至ったとしたら、無理に中断せず、その転送が終了した後のアイドル期間を待ってから次サイクルのサイクル・スタート・バケットを送信する。即ち、1つのサイクルが125μS以上続いたときは、その分次サイクルは基準の125μSより短縮されたとする。このようにアイソクロナス・サイクルは125μSを基準に超過、短縮し得るものである。

【0060】しかし、アイソクロナス転送はリアルタイム転送を維持するために毎サイクル必要であれば必ず実行され、アシンクロナス転送はサイクル時間が短縮されたことによって次以降のサイクルにまわされることもある。こういった遅延情報も含めてサイクル・マスタによって管理される。以上が、IEEE1394シリアルバスの概略説明である。

【0061】<実施の形態1の画像処理システムの構成例>図1のように1394シリアルバスケーブルで各機器が接続されたときの説明を行う。図1でのバス構成は、実線で描いた1394シリアルバスで接続された、101記録再生装置、102プリンタ装置、103パソコン(PC)で成り立っており、各機器がそれぞれ1394シリアルバスの仕様に基づいたデータ転送が行える。ここで、101記録再生装置とは動画または静止画を記録再生する。デジタルカメラやカメラ一体型デジタルVTR等である。また、記録再生装置101で出力する映像データを、プリンタ102に直接転送すればダイ

レクトプリントが可能である。また、1394シリアルバスの接続方法は、図1のような接続に限ったものではなく、任意の機器間での接続バスを構成しても可能であり、また図1に示した機器のほかにもデータ通信機器が接続された構成であってもよい。なお、この図1のネットワークは一例とした機器群であって、接続されている機器は、ハードディスクなどの外部記憶装置や、CD-R、DVD等の1394シリアルバスでネットワークが構成できる機器なら何でもよい。

【0062】図1のようなバス構成を背景として、本発明の実施例の動作に関する説明を、図2を用いて行う。図2の101は記録再生装置、102はプリンタ、103はPCである。記録再生装置101において、4は撮像系、5はA/Dコンバータ、65は映像信号処理回路、7は所定のアルゴリズムで記録時に圧縮、再生時に伸張を行う圧縮/伸張回路、8は磁気テープや固体メモリ等とその記録再生ヘッド等も含めた記録再生系、9はシステムコントローラ、10は指示入力を行う操作部、11はD/Aコンバータ、12は表示部であるEVF、13は非圧縮で転送する映像データを記憶するフレームメモリ、14はメモリ13の読み出し等を制御するメモリ制御部、17はデータセクタ、18は1394シリアルバスのI/F部である。

【0063】プリンタ102において、19はプリンタにおける1394I/F部、20はデータセクタ、22はプリント画像の画像処理回路、23はプリント画像を形成する為のメモリ、24はプリンタヘッド、25はプリンタヘッドや紙送り等を行うドライバ、26はプリンタの制御部であるプリンタコントローラ、27はプリンタ操作部である。

【0064】PC103において、61はPCに搭載された1394I/F部、62はPCIバス、63はMPU、65はD/Aコンバータも内蔵しているディスプレイ、66はHDD、67はメモリ、68はキーボードやマウスといった操作部である。尚、破線で示したように、記録再生装置101が圧縮された映像データをそのまま送出する構成であるメモリ15及びメモリ制御部16を有し、プリンタ102が所定のアルゴリズムで圧縮された映像データを復号化するための復号化回路21を有し、PC103が所定のアルゴリズムで圧縮された映像データを復号化するための復号化回路64を有するように構成してもよい。

【0065】<実施の形態1の画像処理システムの動作例>次に、このブロック図2の動作を順を追って説明する。以下の説明では複雑さをなくすために、上記圧縮された映像データをそのまま送出する構成についての説明は省く。又、記録再生装置101、プリンタ102、PC103の制御は、それぞれが有する外部記憶装置の記憶媒体からRAM内にロードされた制御プログラムを実行することにより実現してもよいし、記録再生装置10

1、プリンタ102の制御プログラムの少なくとも一部はPC103からダウンロードされる構成であってもよい。

【0066】まず、記録再生装置101の記録時、撮像系4で撮影した映像信号は、A/Dコンバータ5でデジタル化された後、映像信号処理回路6で映像処理がなされる。映像信号処理回路6の出力の一方は撮影中の映像としてD/Aコンバータ11でアナログ信号に戻され、EVF12で表示される。その他の出力は、圧縮回路7で所定のアルゴリズムで圧縮処理され、記録再生系8で記録媒体に記録される。ここで、所定の圧縮処理とは、デジタルカメラでは代表的なものとしてJPEG方式、家庭用デジタルVTRでは帯域圧縮方法としてのDCT（離散コサイン変換）及びVLC（可変長符号化）に基づいた圧縮方式、その他としてMPEG方式などである。

【0067】再生時は、記録再生系8が記録媒体から所望の映像を再生する。この時、所望の映像の選択は、操作部10から入力された指示入力を元にして選択され、システムコントローラ9が制御して再生する。記録媒体から再生された映像データのうち、圧縮状態のまま転送されるデータはフレームメモリ15に出力する。非圧縮のデータで転送するため再生データを伸張するときは、伸張回路7で伸張されメモリ13に出力される。また、再生した映像データをEVF12で表示するときは、伸張回路7で伸張し、D/Aコンバータ11でアナログ信号に戻された後EVF12に出力され、表示される。

【0068】フレームメモリ13は、システムコントローラにて制御されたメモリ制御部14で書き込み/読み出しの制御がなされて、読み出された映像データはデータセクタ17へと出力される。システムコントローラ9は記録再生装置101内の各部の動作を制御するものであるが、プリンタ102やPC103といった外部に接続された機器に対する制御コマンドデータを出力して、データセクタ17から1394シリアルバスを転送されて外部の装置にコマンド送信することも出来る。また、プリンタ102やPC103から転送されてきた各種コマンドデータは、データセクタ17からシステムコントローラ9に入力され、記録再生装置101の各部の制御に用いることができる。このうち、プリンタ102、PC103から転送されたデコードの有無、またはデコードの種類等を示すコマンドデータは、要求コマンドとしてシステムコントローラ9に入力した後、記録再生装置101より映像データを転送する際、メモリ制御部14にコマンド伝達して、フレームメモリ13の映像データを読み出して転送するように制御する。メモリ13のコマンド制御はプリンタ102からの後述するデータリクエスト情報に基づいて制御される。

【0069】データセクタ17に入力した映像データ及びコマンドデータは、1394I/F18で1394

シリアルバスの仕様に基づいてケーブル上をデータ転送され、プリント用映像データならばプリンタ102が、PCに取り込む映像データならばPC103が受信する。コマンドデータも適宜対象ノードに対して転送される。各データの転送方式については、主に動画や静止画、または音声といったデータはIsoデータとしてアイソクロナス転送方式で転送し、コマンドデータはAsyncデータとしてアシンクロナス転送方式で転送する。ただし、通常Isoデータで転送するデータのうち、転送状況等に応じて場合によってはAsyncデータとして転送した方が都合がいいときはアシンクロナス転送で送ってもよい。

【0070】次にプリンタ102の動作については、1394I/F部19に入力したデータの内、データセクタ20で各データの種類毎に分類され、映像データ等プリントすべきデータは、画像処理回路22に出力される。画像処理回路22に入力されたプリント用のデータは、ここでプリントに適した画像処理が施され、かつプリンタコントローラ26によって記憶、読み出しの制御がなされたメモリ23にプリント画像として形成したものをプリンタヘッド24に送りプリントされる。プリンタのヘッド駆動や紙送り等の駆動はドライバ25で行うものであり、ドライバ25やプリンタヘッド24の動作制御、およびその他各部の制御はプリントコントローラ23によって行われる。

【0071】プリンタ操作部27は紙送りや、リセット、インクチェック、プリンタ動作のスタンバイ/開始/停止等の動作を指示入力するためのものであり、その指示入力に応じてプリンタコントローラ26によって各部の制御がされる。1394I/F部19に入力したデータが、プリンタ102に対するコマンドデータであったときは、データセクタ20からプリンタコントローラ26に制御コマンドとして伝達され、プリンタコントローラ26によって情報に対応したプリンタ102各部の制御がなされる。また、プリンタコントローラ26は、記録再生装置101及びPC103のコマンドデータを転送することができる。

【0072】このように、記録再生装置101からプリンタ102に映像データが転送されプリントするとき、所謂ダイレクトプリントであり、PCでの処理を用いずにプリント処理が可能である。次に、PC103での処理について説明する。記録再生装置101から、PCの1394I/F部61に転送された映像データは、PC103内で、PCIバス62をデータ相互伝送のバスとして用いて、各部へ転送される。また、PC103内の各種コマンドデータ等もこのPCIバスを用いて各部へ転送される。

【0073】PC103では操作部68からの指示入力と、OS（オペレーティングシステム）やアプリケーションソフトにしたがって、メモリ67を用いながら、M

PU63によって処理がなされる。転送された映像データを記録するときはハードディスク68で記録する。転送される映像データは、プリンタと同様本実施の形態では非圧縮データであるが、もしPC103側に圧縮データを伸長するデコーダ機能(複号化回路64)を有していれば、圧縮データを送出してもよい。映像データをディスプレイ65で表示するときは、圧縮された映像データであったときは複号化回路64で複号化された後、非圧縮の映像データであったときは直接ディスプレイ65に入力され、D/A変換された後、映像表示される。

【0074】PC103に設けられた各種複号化回路64とは、一例としてMPEG方式等のデコーダをボードとしてスロットに差し込んだものや、もしくはハード的に本体に組み込まれたもの、または、MPEG方式やNPJ方式、その他のソフトデコーダをROM等によって所有しているものであり、これらデコーダの種類や有無を情報としてコマンドを記録再生装置101に転送することができる。

【0075】このようにして、転送された映像データはPC103内に取り込まれ、記録、編集、PCから他機器に転送等がなされる。以上がブロック図2についての説明である。

<実施の形態1の動作フローチャート例>次に、この時の動作をフローチャートにして図6に示す。図6では、図2における記録再生装置101内の画像データストア用のメモリ13、及びプリンタ102内の画像データストア用のメモリ23の読み出し/書き込みのアドレスコントロール、及びこれにより転送されるそれぞれのデータの装置間の関連ステップを、フローチャートにして示したものである。

【0076】まず、プリンタ102側においては、ステップS1に示すように、プリンタ102が固有に有しているメモリ23の容量に対応した、プリンタ印字の最小ユニット単位(略、プリンタサイクルレングス)を設定する手段を有している。これは、前述の図4に示したメモリ容量を記憶しておく画像データの空間的特徴により設定される、印字サイクルに対応したミニマムのデータ量を示す値をセットするステップである。

【0077】あるタイミングでのサイクルを仮にサイクルCiと呼ぶ。前回のサイクルであるCi-1での最後に印字したエンドポイントアドレスの情報を決めるステップS2と、かかるステップS1とに基づき、今回のサイクルCiにおける印字するスタートポイントアドレス(SPA at Ci)とエンドポイントアドレス(EPA at Ci)が設定される(ステップS3)。かかるSPAからEPAまでの順次のアドレス情報は、前述のメモリ23の読み出し用としてステップS4に、更には、読み出されたメモリ23からのデータを用いた、いわゆるプリンタ自体の特有の動作のステップS5に移る。やがてサイクルCiでの一連のプリンタ動作が終了

すると、終了確認ステップS6により確認作業に入る。

【0078】一方、前述のステップS3と並行して、次のサイクルであるCi+1におけるスタートポイントアドレス、SPA at Ci+1及びエンドポイントアドレスEPA at Ci+1を算出するステップS7も起動させ、次のプリントサイクルに必要な画像データのアドレスを、送出側である記録再生装置101に前述のIEEE1394のAsynchronous転送により、データ転送する。

10 【0079】かかるアドレスデータSPA及びEPAのデータは、前に説明した図14、図15に示すパケット転送によりデータフィールド(4×Nバイト)のうち所定の位置を選んで転送される。装置101内のステップS8では、かかるIEEE1394データで転送されたアドレスデータに対応したデータを記録再生装置101内の画像メモリ13のメモリ書き込み/読み出し用アドレスに変換するステップで、これによりメモリ13の読み出しアドレス設定のためのステップS9に移動する。

20 【0080】なお、前述のステップS6でのサイクルCiでの印字終了をうけ、このサイクル印字終了を示すデータは、同様にIEEE1394のAsynchronous転送により前述のアドレスと同様にプリンタ102より記録再生装置101へと転送され、メモリ13からのプリンタ102への画像データそのものの転送が許容される(ステップS10)。

30 【0081】記録再生装置101からプリンタ102への画像データ自体のデータ転送は、前述のコマンドデータと同様にAsynchronous転送により図14、15の如く転送してもよいが、図16、17に示すIsochronous転送により、データフィールドに格納して転送することも可能である。以上述べた如く、プリンタ102側からは、次回プリンタ印字に必要なとされる所定のサイクル分の画像データを位置を示すアドレスデータを、その入力装置である記録再生装置101にAsynchronousでリクエストとして転送し、そのアドレスに相当するデータを次にやはりプリンタから送られる。現プリントサイクルの終了を示すデータを送出することで、記録再生装置101から画像データをプリンタ102に具備するメモリ23の容量を超えないで最も有効に転送するシステムとなるわけである。

40 【0082】なお、図6の説明では、次回印字するアドレスデータをスタートポイントを示す(SPA)データとエンドポイントを示すデータ(EPA)との2つのアドレスデータを送出するという説明を行ったが、スタートポイントを示すデータ(SPA)とその長さを示すデータ(PCL)を送付しても、かまわない。

<実施の形態1の転送データ構成例>図10に、具体的なアドレス指定等のデータ構成の一例を示す。

50 【0083】図10では、全45bit中、データ転送のリクエストを示す2bitのWORD0、メモリアイ

ブを表わす3bitのWORD1、そしてかかるメモリに画像データを転送させる画像の空間的地址である座標(x, y)で表わすスタートポイント及びエンドポイントを示す位置データが全部で40bit(WORD2~WORD5)の例を示している。WORD2の10bit及びWORD3の10bitは、スタートポイントアドレス(SPA)の(Xs, Ys)を示し、WORD4及びWORD5で同様にエンドポインティングアドレス(EPA)の(Xe, Ye)を示している(図11を参照)。

【0084】以下の表1は、データトランスファークエストの状態を示すWORD0の割り当てを示す。

(0, 0) (1, 1)はリクエストの有無であるが、(1, 0)はやがて近いうちにデータ転送のリクエストが有る状態を示しており、ここでは詳細は説明はしないが、プリント印字終了近傍あるいは画像メモリの読み出し状態等により、その事を判別する。

【0085】

【表1】

Bit No of WORD 0 1,2	Data Transfer Request
0,0	No, Request
0,1	—
1,0	Stand by
1,1	Transfer Request

以下の表2は、図4で示したメモリの方式を示すコード 30
割り当ての表で、3bitで構成されている。

【0086】

【表2】

Bit No of WORD 1 3,4,5	Memory Type
0,0,0	Type (4-1)
0,0,1	Type (4-2)
0,1,0	Type (4-3)
0,1,1	Type (4-4)
1,X,X	Reserve

以下の表3は、WORD2の10bitで座標Xsのアドレスを、WORD3の10bitで座標Ysのアドレスを、WORD4の10bitで座標Xeのアドレスを、WORD5の10bitで座標Yeのアドレスを示す。

【0087】

【表3】

Bit No of WORD2 (10bit)	6~15	Xsの座標を示す
Bit No of WORD3 (10bit)	16~25	Ysの座標を示す
Bit No of WORD4 (10bit)	26~35	Xeの座標を示す
Bit No of WORD5 (10bit)	36~45	Yeの座標を示す

尚、図2ではPC103もIEEE1394にて装置101と接続するシステムをして表し、図6のフローチャートの説明では、PC103について何ら説明しなかったが、その場合、即ちPC103よりプリンタ102に画像データが転送される場合でも、PC103内のメモリ67が、記録再生装置101のメモリ13に変わるだけである為、詳細な説明は省略する。

【0088】【実施の形態2】実施の形態2として、プリンタからのリクエストデータとしてプリンタエンジンのパフォーマンスを使った場合について説明する。プリンタエンジンのパフォーマンスとは、図2で示したブロックにおけるプリンタ102の中のプリンタヘッド24とドライバ25によって決定されるプリンタの印刷能力を示すものである。

【0089】例えば、インクジェットプリンタの場合で説明すると、インクヘッドの吐出ノズルの間隔によって決定されるのが印刷解像度であり、一般的に1インチ当たりのノズル数としてdpi(dot/inch)で示されている。このdpiの数値が高いほど解像度が高くなるので印刷のクオリティが向上する訳だが、実際は画像データの量が解像度に比例して大きくなってしまい、インターフェースにおけるデータ転送速度とプリンタ側の画像データ変換及び印刷速度のバランスが合わなくなると、どちらかに無駄な待ち時間が生じてしまう。

【0090】図18は印刷解像度と画像データの量の関係を示した図で、100dpiの時を1とすると、200dpiで4倍、400dpiで16倍、800dpiで64倍の画像データが必要となり、即ち圧縮されていない画像データでは解像度の二乗に比例してデータ量が増えていることがわかる。図19は、YUVで表した画像データの4:4:4、4:2:2、4:1:1の各フォーマットにおける4ピクセルでのデータサイズを示した図で、輝度データYが8ビットで色差データUとVも各8ビットのデータであれば、4:4:4の4ピクセルで12バイト、4:2:2の4ピクセルで8バイト、4:1:1の4ピクセルだと6バイトのデータ量となる。即ちデータフォーマットを切り替えることで、画像データの総量を2/3や1/2に減らすことが可能となる。

50 【0091】即ち、プリンタエンジンの解像度が高いプ

リントでは画像データのデータフォーマットをデータ量を減らすモードに切り替え、プリンタエンジンの解像度が低いプリンタでは逆に画像データのデータフォーマットはデータ量が多いモードのままにすることで、全体の画像データのデータ量を一定化することができ、一度に転送するデータバケットサイズに対して制限を加えることが可能となる。

【0092】ここで、データバケットのサイズを一定化することによるメリットについて述べる。図16に示したように1394シリアルバス上でのデータ転送はアシンクロナス転送とアイソクロナス転送が混在している。アイソクロナス転送はデータ帯域を予約することが可能であるが、対してアシンクロナス転送はシリアルバス上のトラフィックによって転送が待たされることが多くなる。ここで多量のアシンクロナス転送を一度に行おうとしても、確実にデータ転送が実行されるためには他のデータ転送がバスを占有していないことが条件となるし、逆にプリンタがバスを占有してしまうと他のアシンクロナス転送の機器がデータ転送を行えなくなってしまう。すなわち、1対1でつながったシステムであれば気にすることはないが、同じバス上に複数の機器が接続され各々がデータのやり取りをしている場合には大いに問題がある。そこでプリンタエンジンの解像度の情報をデータ転送を行う前にやり取りすることで、解像度に応じてデータフォーマットを切り替えて転送元ノードが画像データを作成し決められたサイズになるようデータバケット化し、転送先ノードはより確実に画像データを受取って印刷動作を行うことが可能となる。

【0093】また、プリンタエンジンの情報として印刷スピードというパラメータを使うことも同様に可能である。即ちプリンタの単位時間あたりのデータ処理時間がパラメータとなるので、それは解像度であっても印刷スピードであっても同じ内容である。さらに、データバケットのサイズを一定かするのであれば、逆に解像度が上がった時には印刷スピードを遅らせることや、印刷スピードが上がった時は解像度を下げるといった設定も可能である。

【0094】＜実施の形態2の転送データ構成例＞図20は具体的なリクエストデータのビット構成を示した図である、まずはじめに、データ転送のリクエストを示す2ビットのWORD0、次に画像フォーマットタイプを表す8ビットのWORD6、プリンタエンジンの解像度を表す32ビットのWORD7、そしてプリンタエンジンのスピードを表す32ビットのWORD8で構成されている。

【0095】WORD0は、実施の形態1の場合と同じくデータトランスファーリクエストの状態を示すビットである。WORD6は、プリンタで対応している画像データのフォーマットとして、YUVでの各モードやRGBやモノクロのモードのうち対応しているものを示すビ

ットで、表4のように対応する画像モードのビットに対して“1”を立てるようになっている。即ち複数のモードの対応している場合は、いくつかのビットが立った状態になる。

【0096】以下の表4に、WORD6の例を示す。

【0097】

【表4】

WORD6対応ビット	画像フォーマット
1XXXXXXX	YUV 4:4:4
X1XXXXXX	YUV 4:2:2
XX1XXXXX	YUV 4:1:1
XXX1XXXX	Reserve
XXXX1XXX	RGB
XXXXX1XX	Mono
XXXXXX1X	Reserve
XXXXXXX1	Reserve

WORD7は、プリンタエンジンの解像度を4倍との16進で示したビットで、単位はドット／インチのdpiで表され、最大65,535dpiまで設定が可能である。WORD8は、プリンタエンジンの印刷速度を4バイトの16進で示したビットで、単位はドット／秒のHzで表され、インク吐出周波数として最大65KHzまで設定が可能である。

【0098】なお、本発明は、複数の機器（例えばホストコンピュータ、インタフェイス機器、リーダ、プリンタなど）から構成されるシステムに適用しても、一つの機器からなる装置（例えば、複写機、ファクシミリ装置など）に適用してもよい。また、本発明の目的は、前述した実施形態の機能を実現するソフトウェアのプログラムコードを記録した記憶媒体を、システムあるいは装置に供給し、そのシステムあるいは装置のコンピュータ（またはCPUやMPU）が記憶媒体に格納されたプログラムコードを読み出し実行することによっても、達成されることは言うまでもない。

【0099】この場合、記憶媒体から読出されたプログラムコード自体が前述した実施形態の機能を実現することになり、そのプログラムコードを記憶した記憶媒体は本発明を構成することになる。プログラムコードを供給するための記憶媒体としては、例えば、フロッピーディスク、ハードディスク、光ディスク、光磁気ディスク、CD-ROM、CD-R、磁気テープ、不揮発性のメモリカード、ROMなどを用いることができる。

【0100】また、コンピュータが読出したプログラムコードを実行することにより、前述した実施形態の機能が実現されるだけでなく、そのプログラムコードの指示

に基づき、コンピュータ上で稼働しているOS（オペレーティングシステム）などが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

【0101】さらに、記憶媒体から読出されたプログラムコードが、コンピュータに挿入された機能拡張ボードやコンピュータに接続された機能拡張ユニットに備わるメモリに書込まれた後、そのプログラムコードの指示に基づき、その機能拡張ボードや機能拡張ユニットに備わるCPUなどが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

【0102】本発明を上記記憶媒体に適用する場合、その記憶媒体には、先に説明した処理手順に対応するプログラムコードを格納することになる。更に、本明細書では、記録再生装置とプリンタとPCとからなる画像処理システムを例に本発明の説明をしたが、本発明は異なるデータの処理能力を有する機器を汎用インタフェースで接続したシステムでのデータ転送の効率を高める方法を開示するものであって、画像処理システムに限定されず他のデータ処理システムにおいても同様な効果を奏することができる。

【0103】

【発明の効果】以上説明したように、本発明によれば、転送先ノードから転送元ノードに該転送先ノードのデータの処理能力の情報を報知することで、転送先ノードのもつ処理能力の差にとらわれず常に高効率なデータ転送を行うデータ転送方法及び画像処理システムと装置を提供することができる。

【0104】すなわち、転送元ノードから転送先ノードに所定の画像データを送出する際に、転送先ノードが所有している画像データ記録メモリの容量の分だけ順次データ転送を行わせ、その手段として転送先ノードが次に必要とする画像データの空間的地址に対応するデータを希望どおりに不具合なく順次データ転送させるシステムを提供することで、転送先ノードのもつ記憶メモリの容量、方式の差にとらわれず常に高効率な転送システムを提供することができる。

【0105】また、転送先ノードの画像データ処理能力に応じて画像データの解像度やフォーマット等を選択し、一度に転送できるデータバケットサイズを任意に設定することで、複数の機器が接続したシリアルバス上のデータ転送効率を改善することができる。

【図面の簡単な説明】

【図1】本発明の実施の形態1のネットワーク一例を示した図である。

【図2】実施の形態1を適用した記録再生装置、プリン

タ装置、PCのブロック図である。

【図3】従来例で、デジタルカメラ、PC、プリンタをPCを中心に接続した時の構成を示すブロック図である。

【図4】プリンタメモリの領域を示した図である。

【図5】本発明の実施の形態2のネットワーク一例を示した図である。

【図6】実施の形態1でのメモリアドレス設定動作を示すフローチャートである。

【図7】1394シリアルバスを用いて接続されたネットワーク構成の一例を示す図である。

【図8】1394シリアルバスの構成要素を表す図である。

【図9】1394シリアルバスのアドレスマップを示す図である。

【図10】実施の形態1でのリクエストデータの構成図である。

【図11】画像空間的地址の座標図である。

【図12】アシンクロナス転送の時間的な状態遷移を表す基本的な構成図である。

【図13】アシンクロナス転送のバケットのフォーマットの一例の図である。

【図14】アイソクロナス転送の時間的な状態遷移を表す基本的な構成図である。

【図15】アイソクロナス転送のバケットのフォーマットの一例の図である。

【図16】バス上の転送状態の時間的な推移の様子を表わした図である。

【図17】バスリセットからノードIDの決定までの流れを示すフローチャートである。

【図18】画像データ量と解像度との関係図である。

【図19】YUVデータフォーマットの構成を示す図である。

【図20】実施の形態2におけるリクエストデータの構成図である。

【符号の簡単な説明】

8 記録再生系

9 システムコントローラ

13 メモリ

40 14 メモリ制御

18, 19, 61 1394I/F

26 プリンタコントローラ

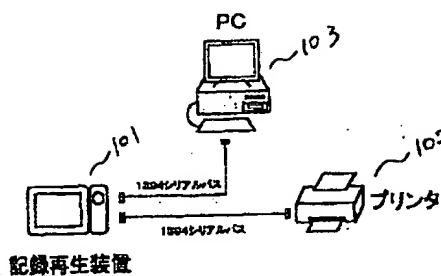
63 MPU

101, 201 記録再生装置

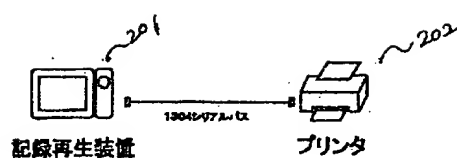
102, 202 プリンタ

103 PC（パーソナルコンピュータ）

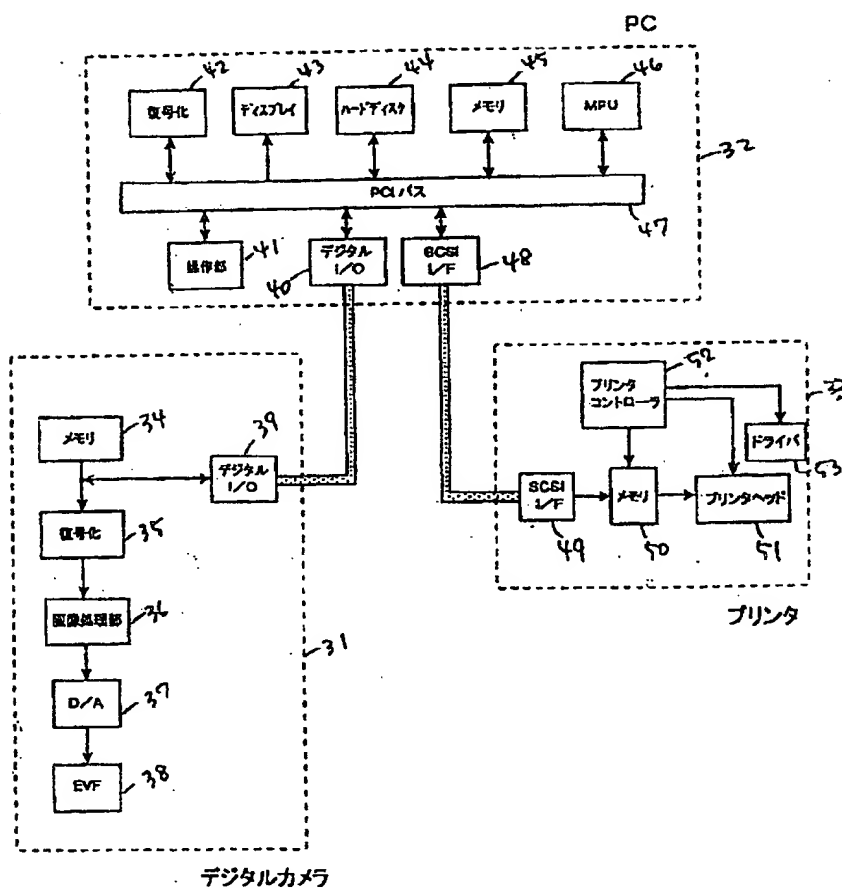
【圖 1】



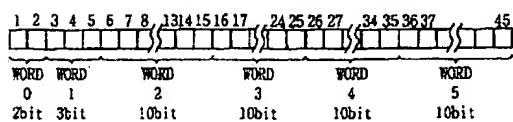
【圖5】



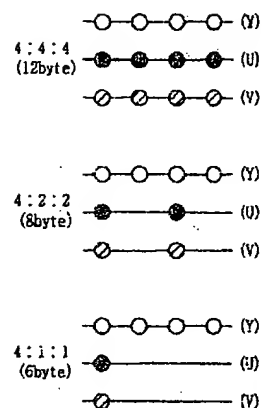
【圖 3】



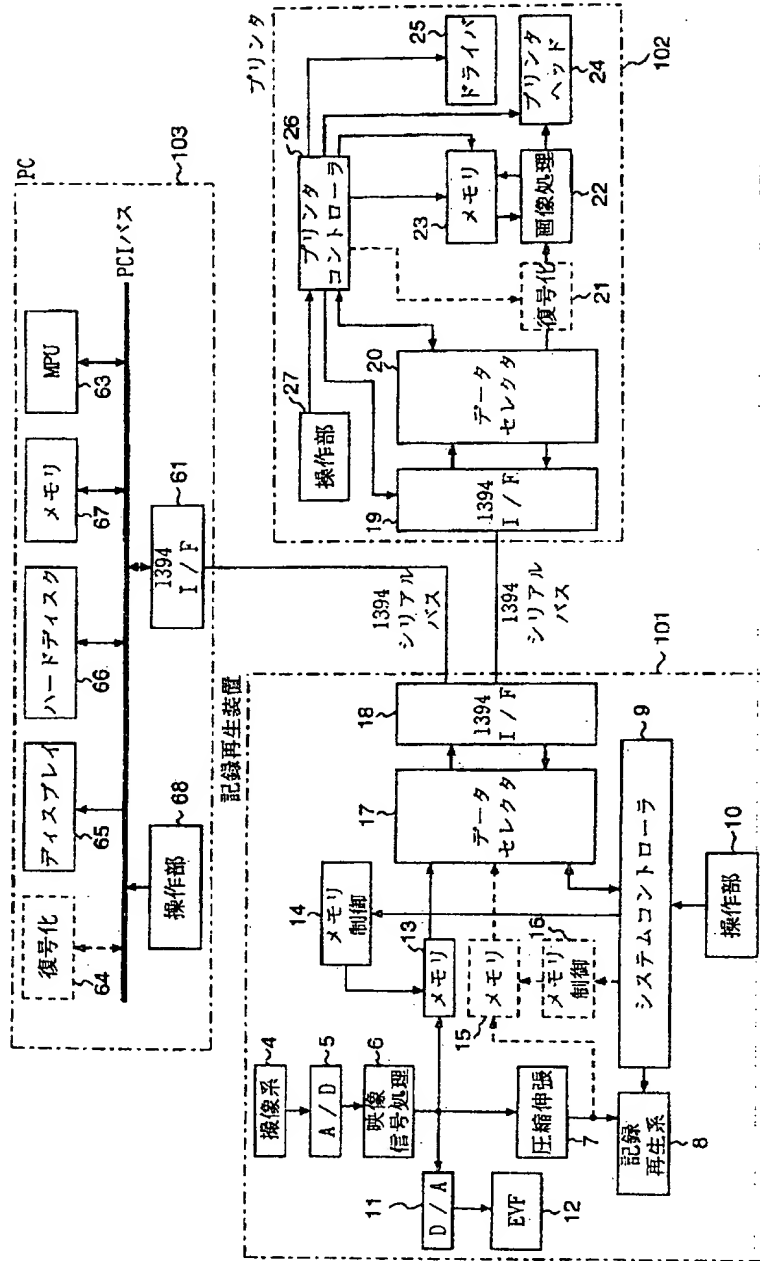
【图 10】



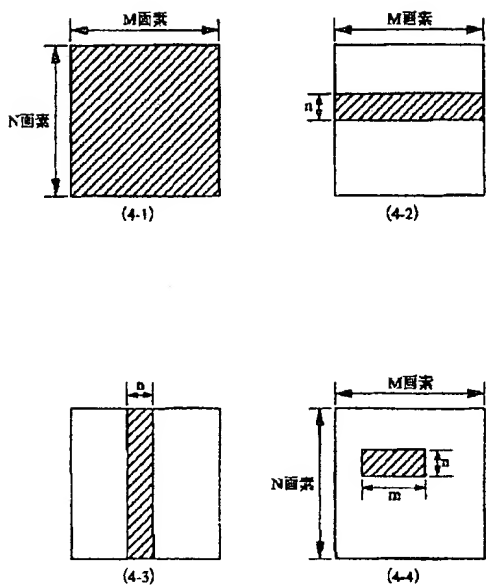
【图 19】



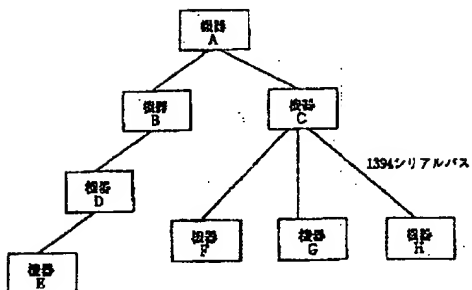
【図2】



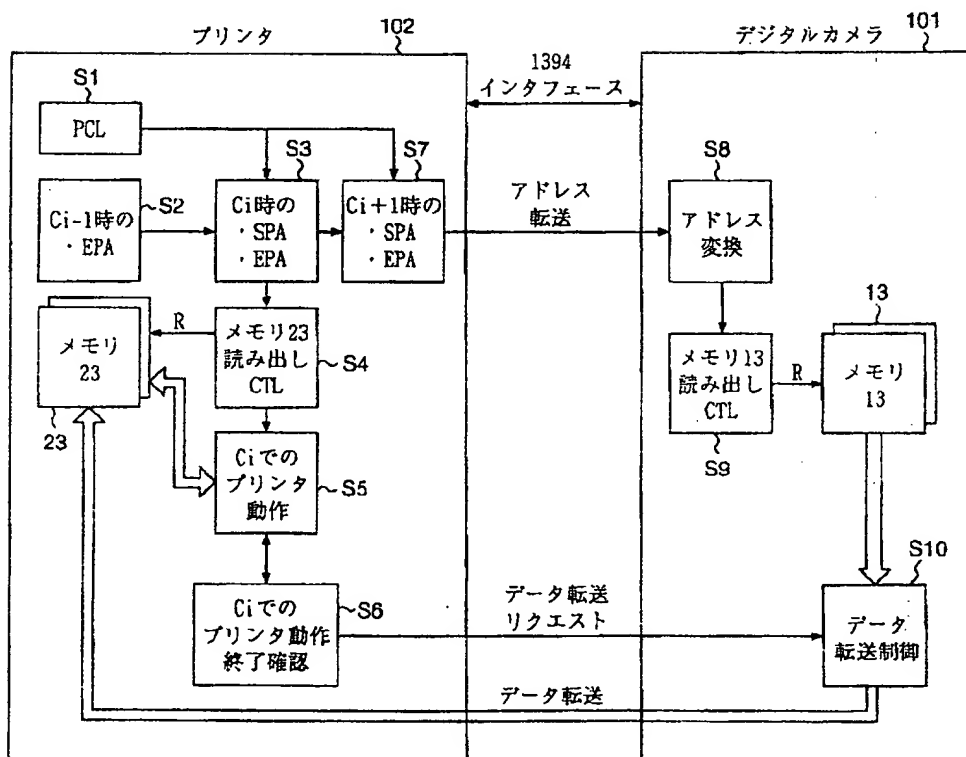
【図4】



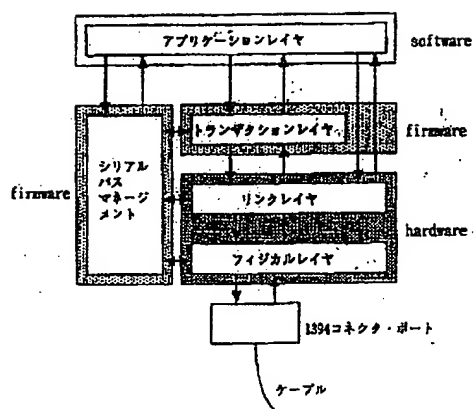
【図7】



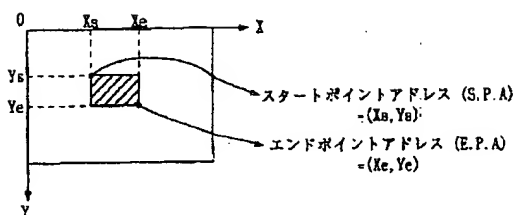
【図6】



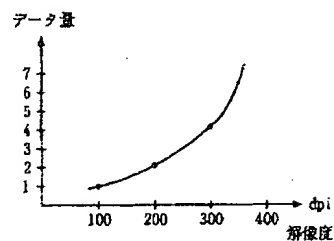
【図8】



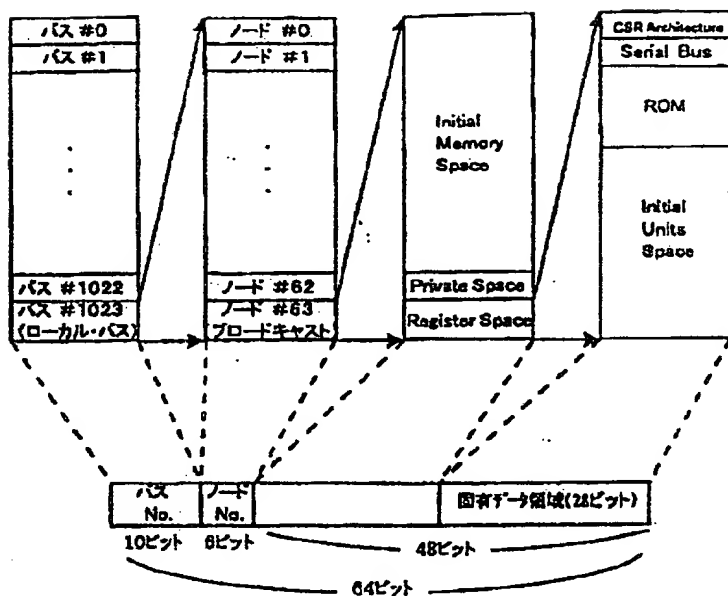
【図11】



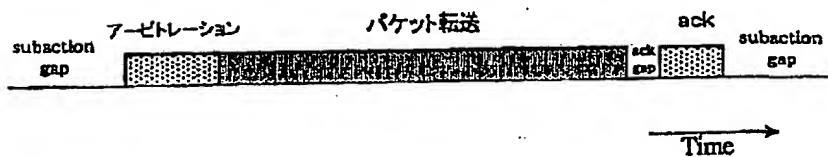
【図18】



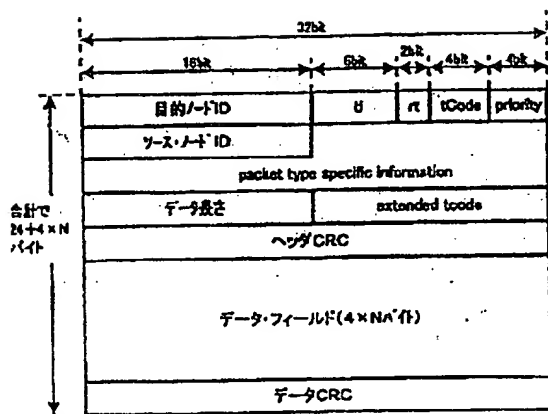
【図9】



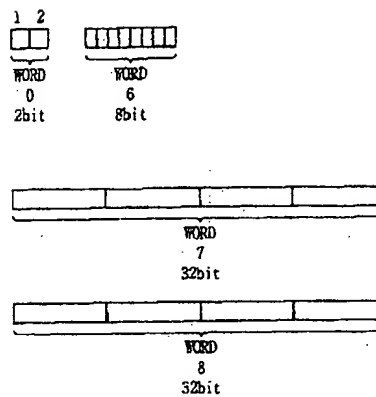
【図12】



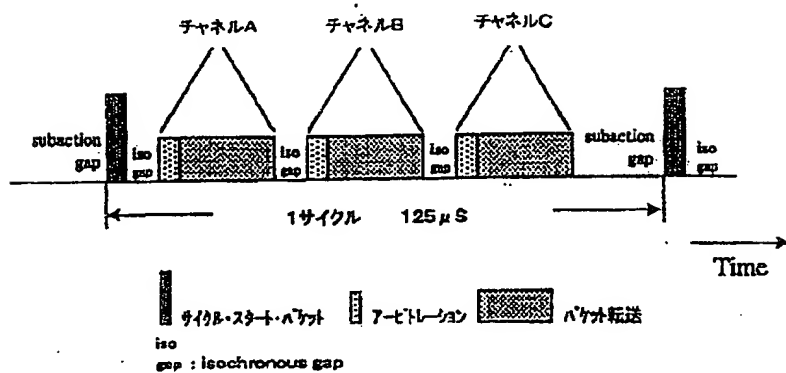
【図13】



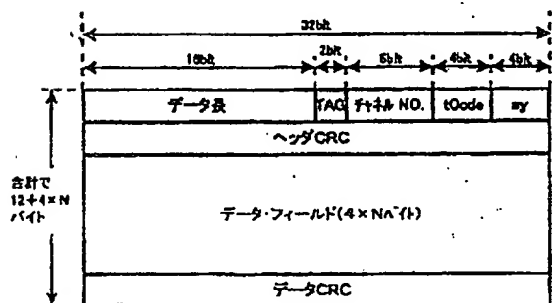
【図20】



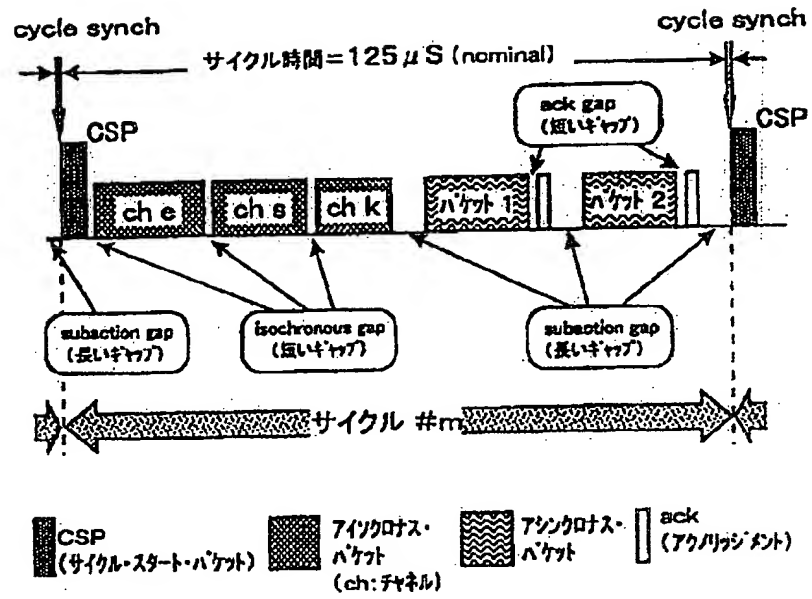
【図14】



【図15】



【図16】



【図17】

